Внимание: в процессе работы программатора (первой ревизии) с микроконтроллером, аппаратный сброс последнего допускается производить <u>исключительно</u> средствами программатора, любые другие способы аппаратного сброса могут привести к выходу из строя программатора.

Основные возможности программы

Работа с основной и информационной (с версии 1.5) FLASH-памятью:

- полное стирание памяти;
- сохранение программы из микроконтроллера в файл формата HEX¹;
- запись программы в микроконтроллер из файлов форматов HEX¹ и ELF²;
- сверка записанной программы с данными из файлов форматов HEX¹ и ELF².

Загрузка программы в ОЗУ с последующим запуском.

Отладочный вывод с помощью интерфейса SWO с возможностью сохранения принятых данных в файл формата TXT.

Чтение и запись регистров ядра, переменных в памяти.

Формирование аппаратного сигнала RESET.

Обновление встроенного программного обеспечения программатора.

Возможность исполнения пользовательских скриптов перед чтением, записью и стиранием памяти.

Поддержка UART-загрузчика фирмы АО «ПКК Миландр».

¹ Используемый hex-файл должен удовлетворять требованиям:

⁻ сортировка адресов в порядке возрастания;

⁻ ограничение максимальной длины байт в строке – 16 байт.

Hex-файл, полученный в среде CodeMaster ARM, не удовлетворяет этим условиям, поэтому необходимо воспользоваться инструкцией <u>http://support.milandr.ru/base/spravka/32-razryadnye-mikrokontrollery/sredy-otladki-i-programmatory/36885/</u>

 $^{^2}$ Только elf-файлы, полученные в средах WB IAR и ARM KEIL

Описание интерфейса программы CMSIS-DAP

«Комплект программатора для микросхем с ядром CORTEX-M TCKЯ.468998.109» может работать совместно с программным обеспечением, разработанным компанией AO «ПКК Миландр», (CMSIS-DAP vx.y). На рисунке (Рисунок 1) приведён общий вид программы:

📇 CMSIS-DAP v1.5i		– 🗆 X
		‡
Загрузка прошивки		
K1986VE1QI	•	
100 001 Файл не выбран		
Считывание прошив	ки	
Стартовый адрес	0x02000000	
Размер	32768	

Рисунок 1 - Общий вид программы³

Программа содержит три вкладки:

- 1. вкладка программирования памяти;
- 2. вкладка отображения вывода данных SWO;
- 3. вкладка доступа к регистрам ядра и переменным в памяти.

Также в верхнем правом углу расположены кнопки вызова настроек и справки.

³ Вид управляющего окна утилиты может отличаться в зависимости от версии утилиты

📇 CMSIS-DAP v1.5i				-	×
	СРШ			1	i
Загрузка прошивки					
K1986VE92QI	-				
100 001 C:/Programs/led_buttor	Dn_exti.hex CRC=	0xAB5F			•
Считывание прошивк	и				
Стартовый адрес	0x02000000]		
Размер	32768				

Вкладка программирования памяти

Рисунок 2 - Вкладка программирования памяти

Первая вкладка программы CMSIS-DAP vx.y «Вкладка программирования памяти» (Рисунок 2) позволяет осуществить работу с памятью микроконтроллера. Доступны операции записи, чтения, сверки и стирания памяти. Операция стирания выполняет полное стирание FLASH-памяти микроконтроллера.

Внимание! Работа с памятью недоступна, пока запущено отображение данных SWO!

Запись данных в память

Для загрузки данных необходимо:



Рисунок 3- Выбор файла для программирования

- 1. выбрать из выпадающего списка необходимый загрузчик;
- выбрать файл прошивки формата hex¹ или elf². После выбора файла под кнопкой отобразится полный путь до файла и значение его CRC;
- 3. нажать на кнопку записи прошивки и дождаться завершения процедуры записи.
 - Если загрузчик поддерживает возможность работы через UART, то можно задействовать данный режим, переключив ползунок. После этого можно задать требуемую скорость соединения (см. Рисунок 4):

Загрузка прошивки

K1986VK01GI -	UART загрузчик	9600	
C:/Programs/led_button_e	100 00 exti.hex CRC=0xAB5F		

Рисунок 4 – Настройка UART-загрузчика

Далее необходимо выставить на микроконтроллере режим загрузки по UART. Потом подключить 17 вывод программатора к выводу TX микросхемы, 19 вывод программатора - к выводу RX, 15 вывод программатора - к выводу RESET, 1 вывод программатора - к выводу VCC, соединить «земли» (подключение вывода RESET не обязательно, но тогда перед работой по интерфейсу UART необходимо самостоятельно осуществить сброс микросхемы⁴.

⁴ Внимание: в процессе работы программатора (первой ревизии) с микроконтроллером, аппаратный сброс последнего допускается производить <u>исключительно</u> средствами программатора, любые другие способы аппаратного сброса могут привести к выходу из строя программатора.

На текущий момент с помощью загрузчика UART возможно записывать данные в ОЗУ с запуском программы на выполнение и считывать данные в файл.

 Если загрузчик поддерживает дополнительные опции, то их можно ввести в поле рядом с кнопкой сверки данных:

Загрузка прошивки K1986VK214 * 100 By default, the flashloader works with the main area of the flash memory (64 KB). Working with the information area, keep in mind that the first block of the information area of the flash memory contains the bootloader. --info memory" The flashloader works with the entire information area of the flash memory (4 KB). "--info_memory_2" - The flashloader only works with 2 block of the information area of the flash memory (2 KB). Programming and erasing of the 1st block (bootloader) are ignored. "--restore_boot" - If you perform a full erase operation with this option, then the bootloader will be restored. - Full erase operation involves two areas of the flash memory: the main area and the information area with bootloader --erase all" The Main area, 2 blocks * 32 KB: 0x0000_0000-0x0000_FFFF The Information area, 2 blocks * 2 KB (register access): - block1: 0x0000_0000-0x0000_0800 - block2: 0x0000_8000-0x0000_8800

Рисунок 5 – Всплывающее окно дополнительных опций

При наведении курсора на данное поле появится подсказка с описанием доступных параметров. Список параметров для каждого встроенного загрузчика указан в разделе с описанием загрузчиков. (раздел «Встроенные загрузчики»)

Сверка записанных данных

Для сверки данных необходимо:

- 1. выбрать файл прошивки формата hex¹ или elf². После выбора файла под кнопкой отобразится полный путь до файла и значение его CRC;
- нажать на кнопку запуска процедуры сверки данных и дождаться завершения процесса;
- результат будет отображен под шкалой текущего прогресса выполнения.
 Также будет отображено CRC данных из памяти (Рисунок 6).

Данные совпадают! CRC=0x9DDA

Рисунок 6 - CRC данных из памяти

Считывание данных в файл

Для считывания данных из памяти в файл необходимо:

Считывание прошивки

Стартовый адрес	0x0000000
Размер	4096

Рисунок 7 - Считывание данных в файл

- 1. указать стартовый адрес и размер загружаемых данных в байтах;
- нажать на кнопку считывания данных в файл и задать имя файла для сохранения;
- 3. дождаться завершения операции. По завершении будет отображено количество прочитанных данных и значение их CRC.

Вкладка отображения вывода данных SWO

На второй вкладке «Вкладка отображения вывода данных SWO» (Рисунок 8) в окне программы отображаются данные, поступающие через отладочный вывод с помощью интерфейса SWO, с возможностью сохранения принятых данных в файл формата TXT.

🚟 CMSIS-DAP v1.5i		-	
			X 🛄
Старт	Очистить	Частота SWO	64000
Сохранить		Частота CPU	8100000
Вывод SWO			

Рисунок 8 - Вкладка отображения вывода данных SWO

Для получения данных необходимо:

1. задать желаемую частоту обмена по интерфейсу SWO (не более 1000000) и указать текущую частоту работы микросхемы;

2. нажать на кнопку «Старт».

Для сохранения полученных данных в текстовый файл необходимо нажать кнопку «Сохранить». Кнопка «Очистить» очищает поле вывода данных SWO.

Внимание! SWO недоступно, если выбран интерфейс подключения JTAG или выполняются операции работы с памятью!

CMSIS-	DAP v1.5i				-		×
		CPU			1		i
Регистрь	I CPU						
Регистр	R0 - Проч	итать					
Данные	0x0000000 3an	исать					
Работа с	памятью						_
Адрес	0x20000000	Прочитать	HEX 🔻	1	C	Сохранит	гь
Данные	0x12	Записать	8 bit 🔻				
Програм	матор						
Подк	лючить					С	*

Вкладка доступа к регистрам ядра и переменным в памяти

Рисунок 9 - Вкладка доступа к регистрам ядра и переменным в памяти

На третьей вкладке в окне программы «Вкладка доступа к регистрам ядра и переменным в памяти» (Рисунок 9) осуществляется чтение и запись регистров ядра, переменных в памяти. Для этого нужно нажать кнопку «Подключить», после чего станут активными поля ввода данных. При работе с памятью можно выбрать, в каком виде отображать значение переменной в памяти (двоичное, шестнадцатеричное или десятичное).

При чтении регистров ядра происходит его кратковременная остановка на время порядка 5 мс. Нужно учитывать это, если программа выполняет управление оборудованием, критичному к времени отклика.

При нажатии на кнопку сброса выполняется формирование аппаратного сигнала RESET (вывод RESET переводится в низкий уровень на ~100 мс).

Настройки программы

При нажатии на кнопку настроек появится окно с настройками программы (Рисунок 10):

📇 Настройки	
Настройки интерфей SWD • 1 МГц •	са подключения

Рисунок 10 - Окно "Настройки"

Поддерживаются интерфейсы подключения JTAG и SWD на скоростях 100 кГц, 500 кГц и 1 МГц. Настройки применяются сразу после закрытия окна.

Обновление ПО программатора

Если ПО в программаторе не соответствует актуальной версии, появится окно с предложением об обновлении (Рисунок 10).



Рисунок 11 - Предупреждение о необходимости обновить версиб программы

После нажатия на кнопку «Да» начнётся процедура обновления ПО в программаторе. Светодиод изменит цвет свечения на синий. По завершении обновления светодиод снова станет красным.

Назначение выводов разъема программатора

Назначение выводов разъема программатора в различных режимах работы приведено на Рисунок 12:

		RT	UA	l		SWD				JTAG				
c	2 N	•		1	Vref	2 NC	2		f 1	Vref	NC		1	Vref
ND	4 G			3	NC	GND	4		Сз	NC	GND		3	TRST
ND	6 G			5	NC	6 GND	6		IC 5	NC	GND		5	TDI
ND	8 G			7	NC	6 GND	8		07	SWDIO	GND		7	TMS
ND	10 G		_	9	NC	10 GND	10		. <mark>К</mark> 9	SWDCLK	0 GND		9	тск
ND	12 G			11	NC	12 GND	12		C 11	NC	2 GND		11	NC
ND	14 G			13	NC	14 GND	14		0 13	SWO	4 GND		13	TDO
ND	16 G			15	RESET	16 GND	16		T 15	RESET	6 GND		15	RESET
ND	18 G			17	RX	18 GND	18		C 17	NC	8 GND		17	NC
ND	20 G			19	тх	20 GND	20		C 19	NC	0 GND		19	NC
	6 GI 8 GI 10 GI 12 GI 14 GI 16 GI 18 GI 20 GI			5 7 9 11 13 15 17 19	NC NC NC NC RESET RX TX	5 GND 8 GND 10 GND 12 GND 14 GND 16 GND 18 GND 20 GND	6 8 10 12 14 16 18 20		IC 5 IC 7 IC 11 IC 11 IC 13 IT 15 IC 17 IC 19 IC 19 IC 5 IC 5 IC 5 IC 5 IC 5 IC 7 IC 7	NC SWDIO SWDCLK NC SWO RESET NC	GND GND GND GND GND GND GND GND GND		5 7 9 11 13 15 17 19	TDI TMS TCK NC TDO RESET NC

Рисунок 12 - Назначение выводов разъема программатора

Для работы программатора необходимо наличие напряжения на выводе Vref. Допустимый диапазон напряжений (2,7 - 5,5) В.

Внимание! Подать питание на целевую плату с данного программатора невозможно!

Описание световой индикации программатора

На верхней части корпуса расположен полноцветный светодиод. В зависимости от текущего состояния он может принимать различные состояния (см. Таблица 1)

Состояние светодиода	Описание
Мигает красный	Нет подключения по USB
Горит красный	Программатор в режиме ожидания
Горит синий	Программатор в режиме обновления прошивки
Однократно моргнул синий	Вывод RESET был переведён в низкий, а потом в высокий
	уровень
Горит зелёный	Программатор подключен к микроконтроллеру
Моргает зелёный	Программатор в режиме UART передаёт данные
Моргает красный	Программатор в режиме UART принимает данные

Таблица 1 - Описание световой индикации программатора

Если программатор используется в связке со средой разработки, то состояние светодиода определяется этой средой. Например, в среде разработки IAR постоянно горящий желтый говорит о том, что программа сейчас выполняется, а зелёный – программа приостановлена.

Описание функционала программы

Работа с памятью

Для записи данных в FLASH-память микроконтроллера программа использует механизм загрузчиков. Загрузчик представляет из себя скомпилированную под целевой микроконтроллер программу с функциями стирания, записи и проверки данных. Данная программа загружается в ОЗУ микроконтроллера.

Программа совместима с загрузчиками, используемыми в IDE IAR. Для добавления своего загрузчика необходимо создать загрузчик в соответствии с документом <u>http://supp.iar.com/filespublic/updinfo/004916/arm/doc/flashloaderguide.pdf</u>. Далее загрузчик компилируется, и в папку flashloaders, расположенную в директории программы DAP.exe, добавляются 3 файла:

- 1. loader.flash
- 2. loader.out
- 3. script.js

*.flash

В данном файле описывается FLASH-память. Теги macro и aggregate в программе не используются. Введены дополнительные теги:

• uart – если стоит 1, то есть UART-загрузчик в данном микроконтроллере. Поддерживается только UART-загрузчик фирмы АО «ПКК Миландр»;

• uart_baud – скорость UART, на которой производится синхронизация с загрузчиком;

• јs – задание файла с JS-кодом.

*.out

ELF-файл с программой загрузчика FLASH-памяти.

*.js

Опциональный файл с JS-кодом. Выполняется перед чтением, записью и стиранием памяти. В нём можно сбросить специфичную защиту, остановить Watchdog и сделать прочие подготовительные действия.

При запуске программы происходит сканирование директории «flashloaders» на наличие файлов *.flash. При нахождении данного файла происходит попытка открытия файла *.out, указанного в тэге exe. Полный путь файла игнорируется, используется только его имя. При успешном открытии файла в список загрузчиков добавляется пункт с именем, как у файла *.flash.

Поддерживается возможность полного стирания при инициализации памяти. Для этого выставляется флаг FLAG_ERASE_ONLY при выполнении FlashInitEntry. Если загрузчик не поддерживает такую возможность, то будет выполнено стирание всей памяти по секторам.

Для проверки CRC записанных данных вызывается функция FlashChecksumEntry. Если данная функция не реализована в загрузчике, то происходит вычитывание записанных данных с последующим вычислением CRC.

Встроенные загрузчики

• K1986VE92QI

Дополнительные опции

По умолчанию (пустое поле) загрузчик работает с основной областью FLASH-памяти (128 КБ).

"--info_memory" - загрузчик работает с информационной областью FLASH-памяти (4 КБ).

"--erase_all" - операция полного стирания затрагивает две области FLASH- памяти: основную и информационную.

• K1901VC1QI (только в режиме SWD)

Дополнительные опции

По умолчанию (пустое поле) загрузчик работает с основной областью FLASH-памяти (128 КБ).

"--info_memory" - загрузчик работает с информационной областью FLASH-памяти (4 КБ).

"--erase_all" - операция полного стирания затрагивает две области FLASH-памяти: основную и информационную.

• K1986VE1QI

Дополнительные опции

По умолчанию (пустое поле) загрузчик работает с основной областью FLASH-памяти (128 КБ).

"--info_memory" - загрузчик работает с информационной областью FLASH-памяти (4 КБ).

"--erase_all" - операция полного стирания затрагивает две области FLASH-памяти: основную и информационную.

• K1986VK01GI

Загрузчик не поддерживает дополнительных опций.

К1986VК214
 Дополнительные опции

По умолчанию (пустое поле) загрузчик работает с основной областью FLASH-памяти (64 КБ).

Внимание! При работе с информационной областью, необходимо учитывать, что первый блок информационной области FLASH-памяти содержит загрузчик.

"--info_memory" - загрузчик работает со всей информационной областью FLASHпамяти (4 КБ).

"--info_memory_2" - загрузчик работает только со вторым блоком информационной области FLASH-памяти (2 КБ). Программирование и стирание 1-го блока (загрузчика) игнорируются.

"--restore_boot" Если выполняется операция полного стирания с этой опцией, то загрузчик будет восстановлен.

"--erase_all" - Операция полного стирания затрагивает две области FLASH-памяти: основную область и информационную область с загрузчиком.

Основная область, 2 блока * 32 Кб: 0x0000_0000-0x0000_FFFF

Информационная область, 2 блока * 2 КБ (регистровый доступ):

- блок 1: 0х0000 0000-0х0000_0800
- блок 2: 0х0000_8000-0х0000_8800
 - K1986VK234.

По умолчанию (пустое поле) загрузчик работает с основной областью FLASH- памяти (128 КБ).

Внимание! При работе с информационной областью, необходимо учитывать, что первый блок информационной области FLASH--памяти содер<u>жит загру</u>зчик.

"--info_memory" - загрузчик работает со всей информационной областью FLASHпамяти (8 КБ).

"--info_memory_2" - загрузчик работает только с блоками со второго по четвертый информационной области FLASH- памяти (6 КБ). Программирование и стирание 1-го блока (загрузчика) игнорируются.

"--restore_boot" Если выполняется операция полного стирания с этой опцией, то загрузчик будет восстановлен.

"--erase_all" - Операция полного стирания затрагивает две области FLASH- памяти: основную область и информационную область с загрузчиком.

Основная область, 4 блока * 32 КБ: 0x0000_0000-0x0001_FFFF

Информационная область, 4 блока * 2 КБ (регистровый доступ):

- блок 1: 0х0000_0000-0х0000_0800
- блок 2: 0х0000_8000-0х0000_8800

- блок 3: 0x0001_0000-0x0001_0800 - блок 4: 0x0001_8000-0x0001_8800

Алгоритм вычисления CRC

При открытии файла с данными, сверке и считывании данных отображается CRC данных. Ниже отображен алгоритм вычисления CRC:

```
uint16_t calcCrc16( uint8_t *data, uint32_t size, uint16_t crc )
{
    while (size--)
    {
        int i;
        uint8_t byte = *data++;
        for (i = 0; i < 8; ++i)</pre>
        {
            uint32 t osum = crc;
            crc <<= 1;
            if (byte & 0x80)
                 crc |= 1 ;
            if (osum & 0x8000)
                 crc ^= 0x1021;
            byte <<= 1;
        }
    }
    return crc;
}
```

Для совместимости с функцией Crc16 из загрузчика, CRC данных считается следующим образом:

```
uint8_t zero[2] = { 0, 0 };
uint16_t crc = 0;
crc = _calcCrc16( someData, someDataSize, crc );
crc = _calcCrc16( zero, 2, crc );
```

Работа со скриптами

В программе реализована возможность выполнять JS-код из файла перед записью, стиранием и чтением памяти. Для этого необходимо в файл *.flash добавить тэг:

```
<flash_device>
...
<js>script.js</js>
...
</flash_device>
```

Для возможности определения текущего события добавлена глобальная переменная event. Ниже приведен пример с её возможными состояниями:

```
if( event == "save" )
{
    // скрипт вызван перед процедурой чтения памяти в файл
}
else if( event == "program" )
{
    // скрипт вызван перед процедурой записи в память
}
else if( event == "erase" )
{
    // скрипт вызван перед процедурой стирания всей памяти
}
```

На текущий момент доступны следующие функции:

- void dap.showMessage("Text") отображение сообщения в статусной строке программы;
- unsigned int dap.readMemory32(unsigned int adr) чтение памяти по заданному адресу;
- bool dap.writeMemory32 (unsigned int adr, unsigned int val) запись памяти по заданному адресу. Возвращает true при успешной записи;
- unsigned int dap.readDpReg(unsigned int reg) чтение регистра Debug port;
- bool dap.writeDpReg(unsigned int reg, unsigned int val) запись регистра Debug port. Возвращает true при успешной записи;
- unsigned int dap.readApReg(unsigned int reg) чтение регистра Access port;
- bool dap.writeApReg(unsigned int reg, unsigned int val) запись регистра Access port. Возвращает true при успешной записи.

Ниже приведён пример скрипта для микроконтроллера NRF52XX:

var reg, result;

dap.writeDpReg(0x08, 0x01000000); // Переключаемся на второй АР (0x08 - DP_SELECT) reg = dap.readApReg(0x0C); // 0x0C (APPROTECTSTATUS) находится статус защиты AP if (reg === 0)// 0 = защита включена { dap.showMessage("Disable access port protection: start"); dap.writeApReg(0x04, 0x00000001); // 0x04 (ERASEALL) - стирание всей FLASH while(dap.readApReg(0x08) === 1){}; // 0x08 (ERASEALLSTATUS) - статус стирания FLASH dap.showMessage("Disable access port protection: done"); } else dap.showMessage("No protection enabled"); dap.writeDpReg(0x08, 0x00000000); // Переключаемся на первый АР (0x08 - DP_SELECT)

result = "Success";

Решение проблем

В случае возникновения сообщения об ошибке или некорректного функционирования программы существует возможность вывода диагностического файла при работе программы. Для этого необходимо запустить программу с ключом –d. В результате в директории программы будет создан файл logFile.txt

Версия 1.1 Дата редактирования файла: 14/07/2022

Руководство пользователя программного обеспечения на программатор для микросхем с ядром CORTEX-M

№ п/п	Дата	Версия	Краткое содержание изменения	Описание
1.	30.03.2022	1.0	Введен впервые	-
2.	14.07.2022	1.1	Заменены рисунки, добавлены ссылки на рисунки и таблицы, добавлено описание загрузчиков.	По тексту, 13-15

Лист регистрации изменений